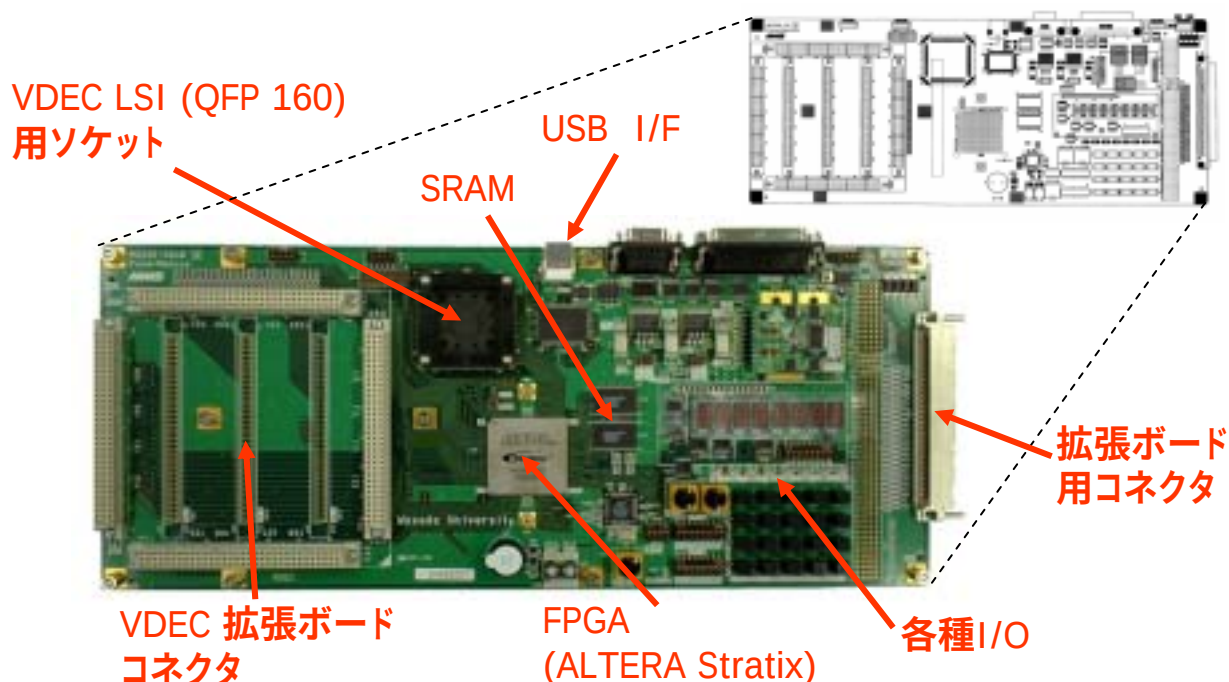


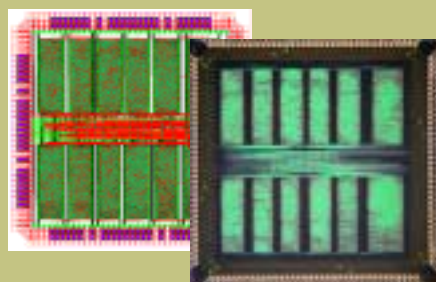
研究・教育用VDEC LSI評価ボード

池永研究室

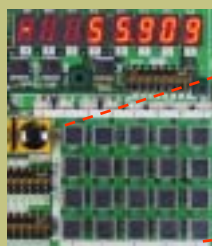
VDEC試作LSI用ソケット、FPGA、各種I/O・インタフェースを備えた評価ボードを開発し、研究及び教育へ活用



教育への展開例



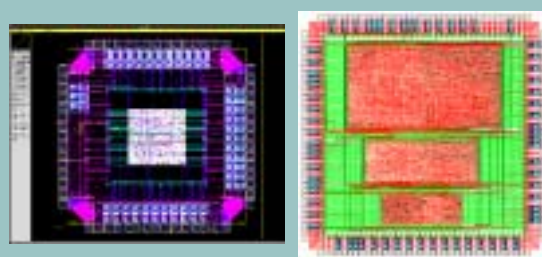
16ビット5段パイプライン
プロセッサLSI



浮動小数点電卓

7	8	9	/	CE
4	5	6	x	
1	2	3	-	
0	.	+/-	+	=

研究への展開例



高性能公開鍵暗号 (RSA暗号、
楕円暗号) 処理LSI



実時間動画画像処理システム

