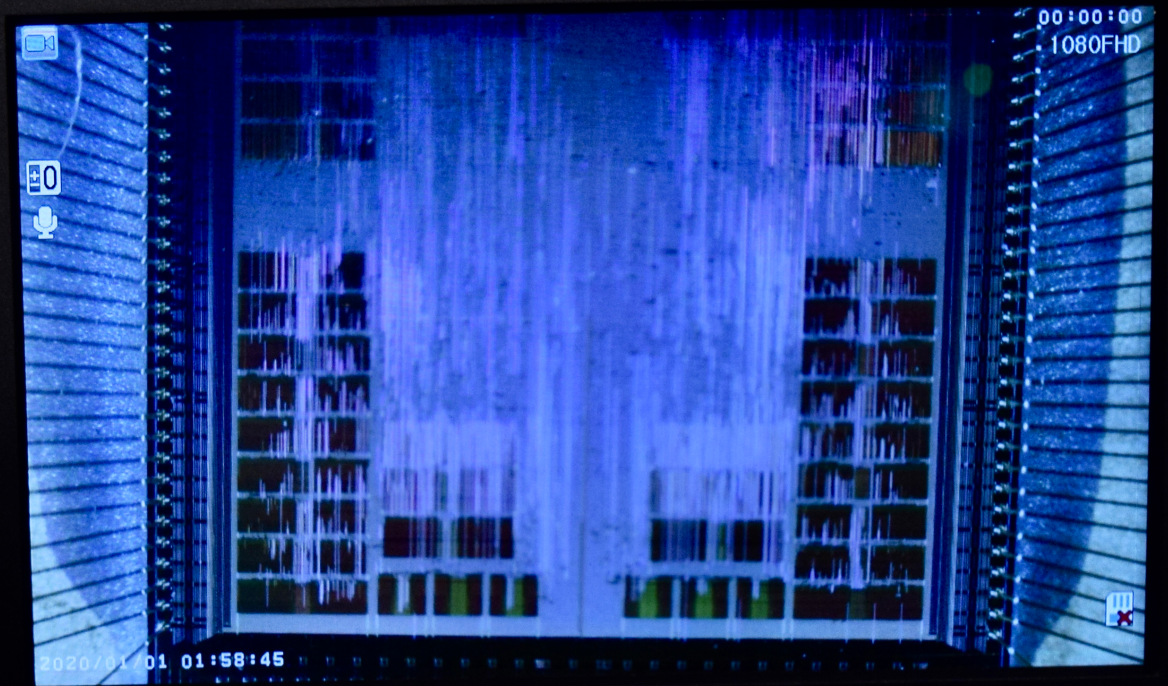


ご自由に関覧
してくださ



LINKMICRO



試作LSIの例 TSMC 0.18 μ m CMOS

2006 DAC/ISSCC
Student-Design-Contest

ISSCC

CONCEPTUAL CATEGORY
1st Place

2006



ASIC Implementation of L2PV Decoder Accelerating Message-Routing Schedule
Waseda University, Kita-Kyushu, Japan

LSI設計分野の世界
No. 1 国際会議のデザ
インコンテストで、
アジアの大学として
初めて1位を獲得